

YBF0210B

主要参数	
Input Frequency Range 输入频率	1、两个通用输入运行频率高达 2.1GHz，且支持 LVPECL、LVDS、CML、SSTL、HSTL、HCSL 或单端时钟 2、单个晶体输入支持 10MHz 至 40 MHz 的晶体或单端时钟
Operating Temperature Range 工作温度	-40 ~ 85°C
VCC 内核电源	3.3V±5%
VCCO 输出电源	2.5V / 3.3V±5%
Package Type (mm) 封装尺寸	7.0*7.0*0.75
Number of inputs 通用输入数量	3: 1 输入多路复用
Number of Outputs 通用输出数量	10
Input Type 通用输入	LVPECL、LVDS、CML、SSTL、HSTL、HSCL、单端时钟
Output Type 通用输出	LVPECL、LVDS、HCSL、高阻抗 (Hi-Z)
Additive Phase Jitter (@156.25MHz, LVPECL) 附加抖动	41fs RMS (10KHz ~ 20MHz) 35fs RMS (1MHz ~ 20MHz)
PSSR 电源抑制比	-80 / -58dBc (LVPECL / LVDS)@156.25MHz
功能示意框图	

Notice: 如需获取完整的规格资料，请联系专属客服或业务人员